



INSTITUTO POLITÉCNICO DE TOMAR
ESCOLA SUPERIOR DE TECNOLOGIA DE TOMAR

CURSO	Curso de Engenharia Electrotécnica e de Computadores 1º Ciclo	ANO LECTIVO	2013/2014
--------------	--	--------------------	-----------

FICHA DA UNIDADE CURRICULAR

Unidade Curricular	Sistemas Embebidos (Ramo de Automação Industrial)	Código	911236
Área Científica	Sistemas, Controlo e Automação		
Tipo	Obrigatória	Ano / Semestre	3/S2

Créditos ECTS	Horas Totais de Trabalho	Horas de Contacto (HC)							
		T	TP	P	PL	OT	E	Outra	
6	162.0	28.0	0.0	0.0	42.0	5.0	0.0	0.0	

Docentes	Categoria	Nº de HC
Responsável		
Teóricas	- Ana Cristina Barata Pires Lopes	- Professora Adjunta 28
Teórico-Práticas		
Práticas		
Prática Laboratorial	- Ana Cristina Barata Pires Lopes	- Professora Adjunta 42
Orientação Tutorial	- Ana Cristina Barata Pires Lopes	- Professora Adjunta 5.04
Estágio		

Objectivos de Aprendizagem

Pretende-se que os alunos desenvolvam capacidades relacionadas com o projecto e manuseamento de sistemas baseados em microcontroladores

Conteúdos Programáticos

1) Revisões sobre sistemas baseados em microcontroladores; 2) Leitura de entradas analógicas; 3) Comparação, captura e modulação da largura do impulso; 4) Introdução às comunicações: USART modo síncrono e assíncrono; 5) Comunicação SPI; 6) Comunicação I2C; 7) Sistemas distribuídos baseados em CAN; 8) Sistemas baseados em processadores Raspberry Pi.

Metodologias de ensino

Aulas teóricas, exercícios práticos e experiências laboratoriais.

Metodologias de avaliação

Teste escrito (60%), trabalho laboratorial (40%). Obrigatório classificação mínima de 45% no teste escrito e classificação mínima de 45% nos laboratórios.

Pré requisitos

Algoritmia, programação em C, sistemas digitais, arquitectura de computadores e sistemas de operação.

Bibliografia principal (máx 4 ref.)

- Buttazzo, G. (2004). *Hard Real-Time Computing Systems*. (Vol. -). -: Springer
- Peatman, J. (2003). *Embedded Design with PIC 18F452 Microcontrollers*. (Vol. -). -: Prentice Hall
- Peatman, J. (1998). *Design with PIC Microcontrollers*. (Vol. -). -: Prentice Hall

Software

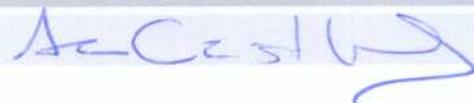
MPLab X; Proteus; Compilador MCC18.

Horário de Orientação Tutorial

Dia	Horário	Local

Docente Responsável

Diretor de Curso



1.1. O presente projeto tem por objetivo desenvolver um sistema de controle de acesso baseado em reconhecimento facial, utilizando a tecnologia de reconhecimento de padrões de imagens (RP) e o algoritmo de reconhecimento facial baseado em SVM (Suporte Vector Machine).

1.2. O sistema proposto será desenvolvido em linguagem de programação Python, utilizando a biblioteca OpenCV para o processamento de imagens e o Scikit-Learn para o reconhecimento de padrões.

1.3. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal.

1.4. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal.

1.5. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal.

1.6. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal.

1.7. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal.

1.8. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal. O sistema será desenvolvido em um ambiente de desenvolvimento integrado (IDE) e será executado em um computador pessoal.



Homologado em reunião
etc de 30.04.2014

ESCOLA SUPERIOR DE TECNOLOGIA
DE 14/02/2014
TOMAR